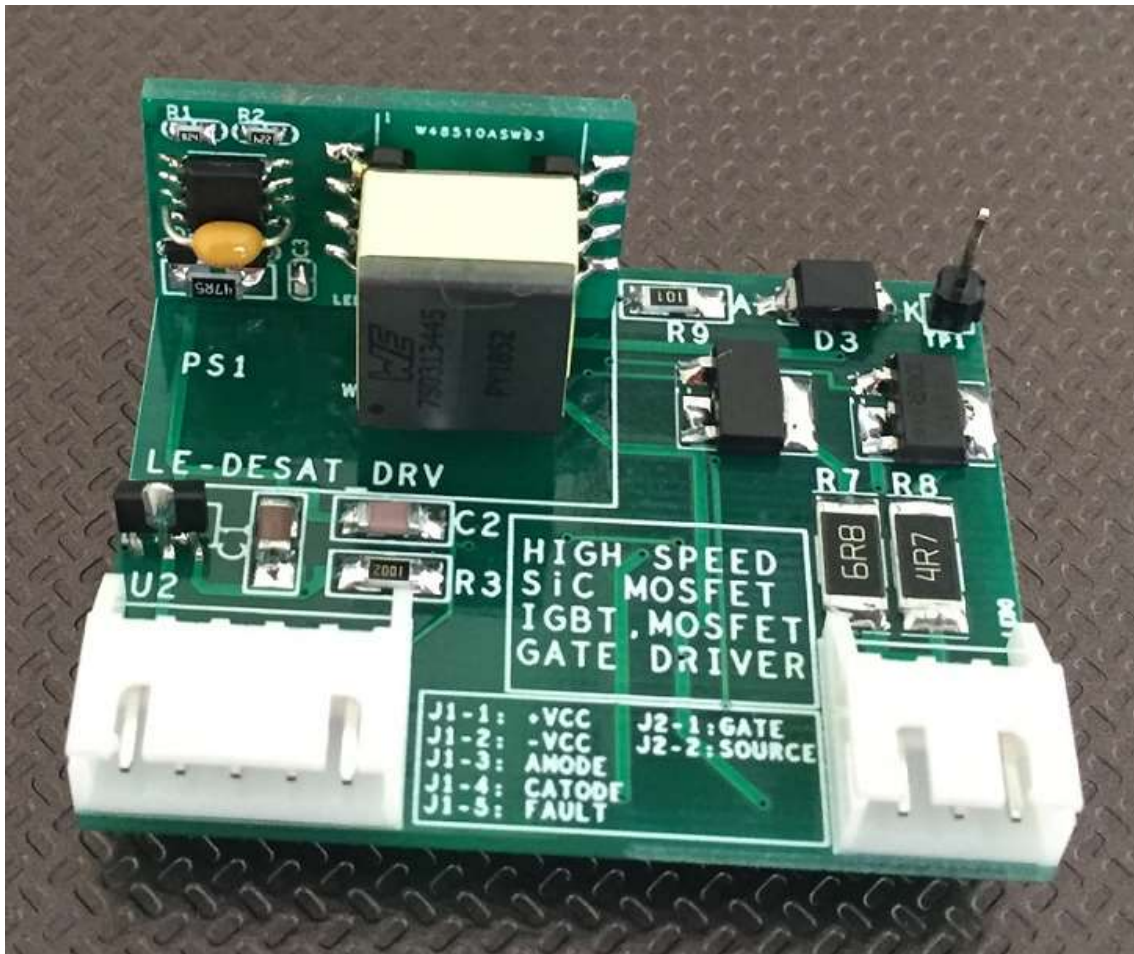


Amplificador de pulsos de compuerta con protección anti desaturación



- Voltaje de alimentación Vcc 10V...17 V DC
- Corriente nominal señal de entrada: 8 mA
- Funcionamiento óptimo entre DC y 80 kHz
- Frecuencia máxima de trabajo: 300 KHz
- Apto para controlar grandes Mosfets / IGBTs
- Compatible con los Mosfets de carburo de silicio (SiC MOSFETs)
- Protección del transistor controlado contra cortocircuito
- Protección UVLO
- Montaje vertical para reducir espacio.
- Admite pulsos con modulación PWM. Duty cycle entre 0 y 100%.
- Amplificador no inversor
- Driver totalmente aislado.
- Alarma de cortocircuito o sobrecarga del transistor controlado

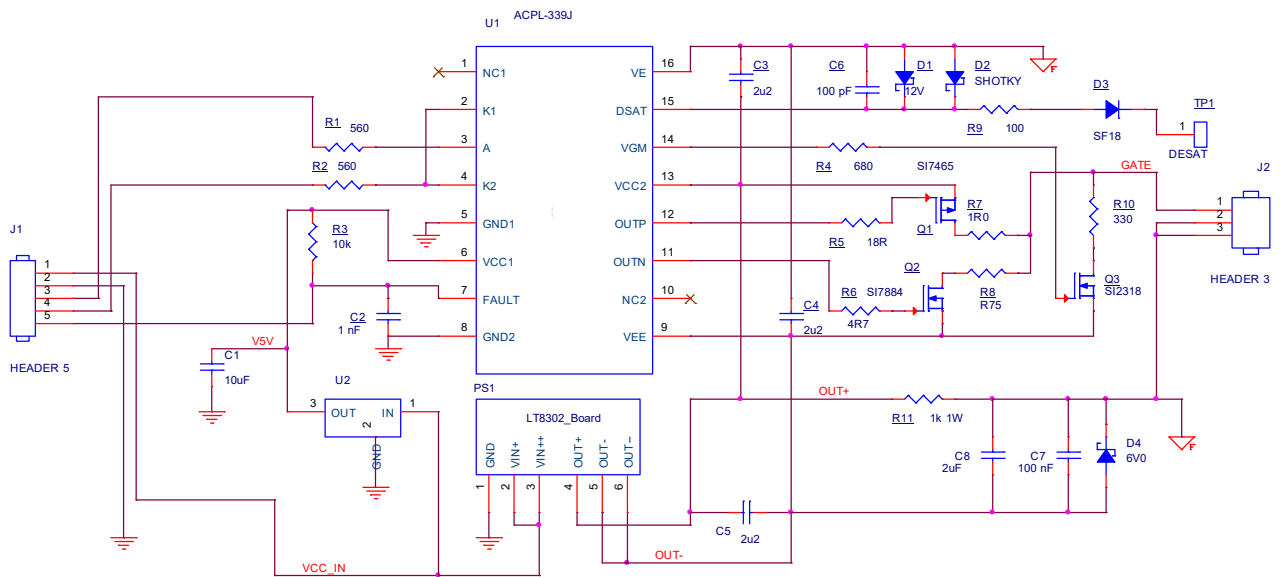


Fig.1. Esquema eléctrico del amplificador de compuerta.

El circuito está basado en la conexión clásica del CI ACPL-339J de Avago, uno de los mejores drivers de compuertas de todos los que existen en el mercado (ver datasheet). El uso del convertidor DC-DC aislado Le-LT8302 o Le-DCDC-24 de Ledoelectronics, garantiza un aislamiento del driver por la parte de salida de 4 KV. El aislamiento por la entrada también existe, ya que la entrada de señal del CI U1 se realiza a través de un opto acoplador interno.

Estamos en presencia de un amplificador de compuerta, profesional, capaz de controlar de forma óptima cualquier MOSFET o IGBT de media y alta potencia cubriendo un ancho margen de frecuencia desde 0 Hz hasta 200 kHz.

Sí es verdad que, a partir de una frecuencia de trabajo de 80 kHz, ya no se puede utilizar la protección del transistor que se controla, ya que el mecanismo de detección de la salida de este del estado de saturación, necesita de un tiempo mínimo de blanqueo de 3.5 us. Para frecuencias por encima de este valor hay que desactivar la red de detección de cortocircuito.

Para trabajar de forma segura más allá de los 200 kHz, se recomienda usar ventilación forzada del driver, para extraer el calor disipado en las resistencias R7 y R8 y en los transistores Q1 y Q2.

El voltaje de la señal de salida en la compuerta del transistor que se controla, varía entre +18V y -5V con relación al surtidor o emisor, lo que garantiza una alta inmunidad contra el ruido, y constituyen los niveles ideales para sacar el máximo rendimiento de casi todos los MOSFETs e IGBTs presentes en el mercado. Se recomienda leer la hoja de datos del CI ACPL-339J, para consultar en detalles todos los parámetros estáticos y dinámicos, y comprender el mecanismo de funcionamiento de la protección anti desaturación.

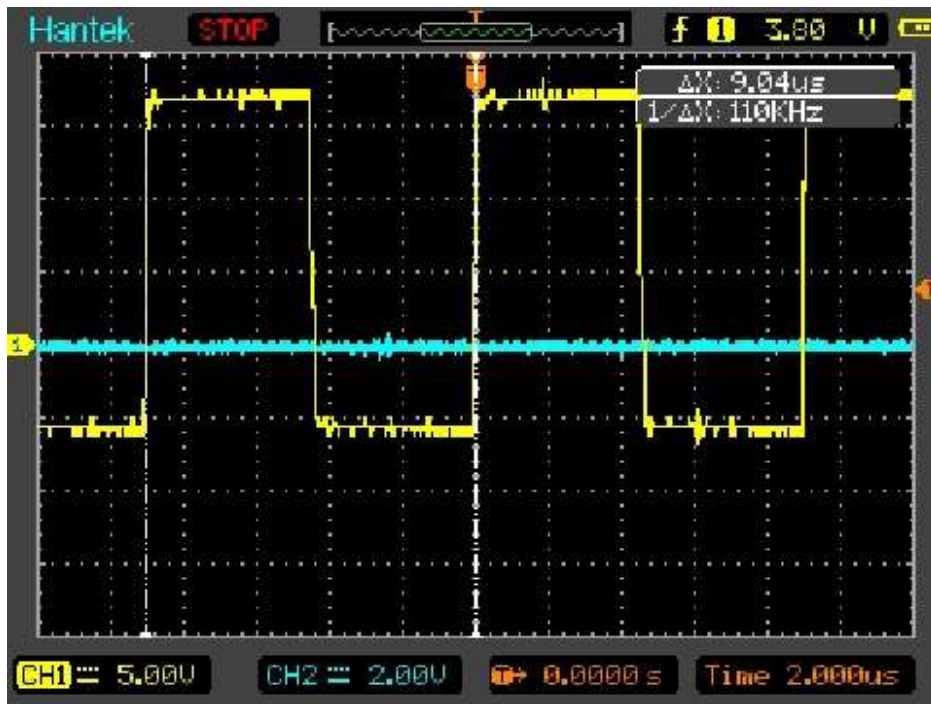


Fig.2. Forma de la onda de salida en la compuerta del SiC MOSFET M0040120D a una frecuencia de 110 kHz.

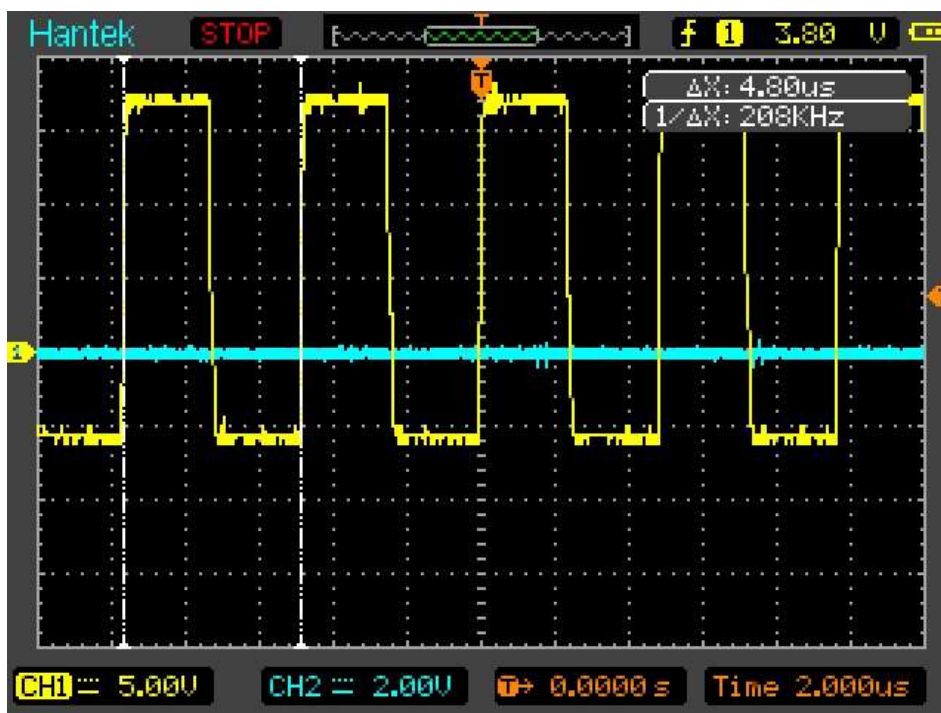


Fig.3. Forma de la onda de salida en la compuerta del SiC MOSFET M0040120D a una frecuencia de 208 kHz.

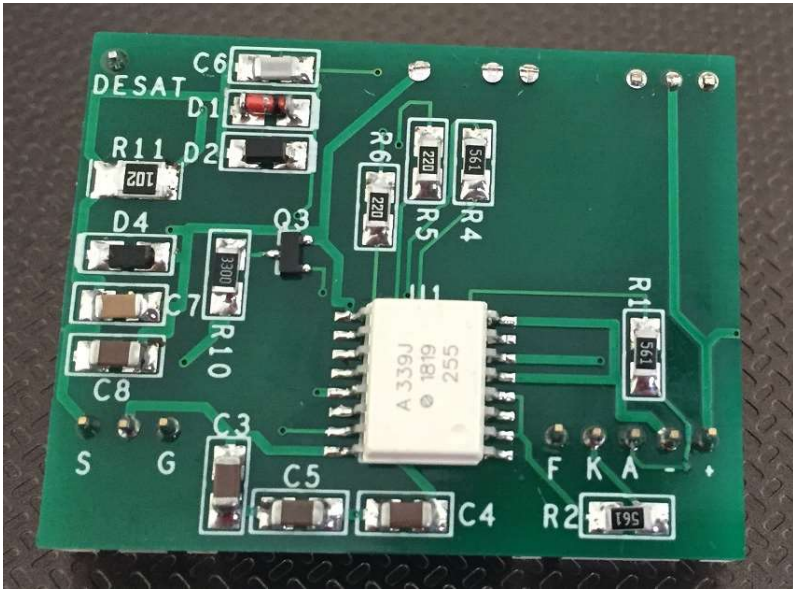


Fig.4. Vista del módulo por la parte trasera.

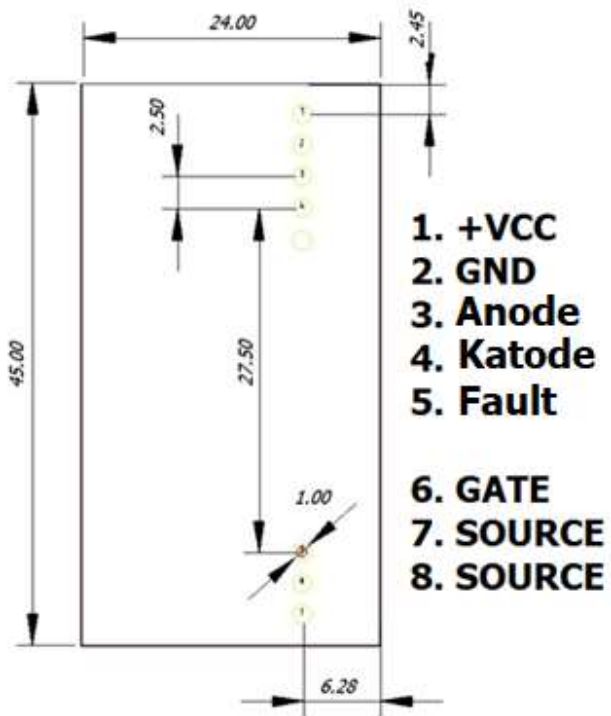


Fig.5. PCB Footprint.